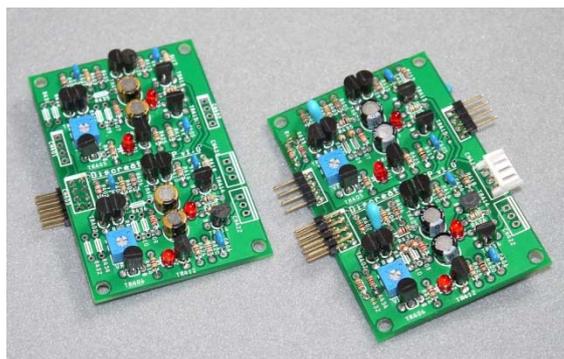




System72 ディスクリート DC AMP基板

この度は、ディスクリートDC AMP基板キットをお買い上げ頂きありがとうございます。
組み立て前に、本書をご一読いただきますようお願いいたします。



基板のAssy例

(キット同梱の部品と異なる部品を使用している場合もあります)

< 特徴 >

- ・バイポーラトランジスタ 差動2段構成のディスクリートDCアンプの2チャンネル基板です。
- ・基本構成用のパーツ(2SC1815/2SA1015)及び、抵抗・コンデンサがセットになってます。
- ・同梱部品での動作を保証する物ではありませんのでご了承下さい。
- ・最終的な使用目的により、回路の最適なパラメータは異なりますので、実験にて 回路のパラメータは 変更・決定願います。
- ・シミュレータによる 解析例をホームページに公開しています。

部品リスト

部品番号		部品内容	部品番号		部品内容
C	401 402 403 404 405 406	470pF コンデンサ	R	421 422 423 424	47Ω 抵抗
C	421 422 423 424	25V47L 電解コンデンサ	R	425 426	470Ω 抵抗
CN	401 402	RE-4 信号入出力用	R	431 432	10k 抵抗
CN	421	EH-3 電源用	R	433 434	2k 抵抗
D	401 402 403 404	赤 LED	R	435 436	1k 抵抗
R	401 402	1.8k 抵抗	TR	401 402 403 404 405 406	2SC1815 トランジスタ
R	403 404	150Ω 抵抗	TR	407 408 409 410	2SA1015 トランジスタ
R	405 406	1.8K 抵抗	TR	411 412 413 414	2SC1815 トランジスタ
R	407 408	22K 抵抗	TR	415 416	2SA1015 トランジスタ
R	413 414 415 416	470Ω 抵抗	VR	401 402	100Ω 半固定VR
R	417 418 419 420	100Ω 抵抗			

注意:

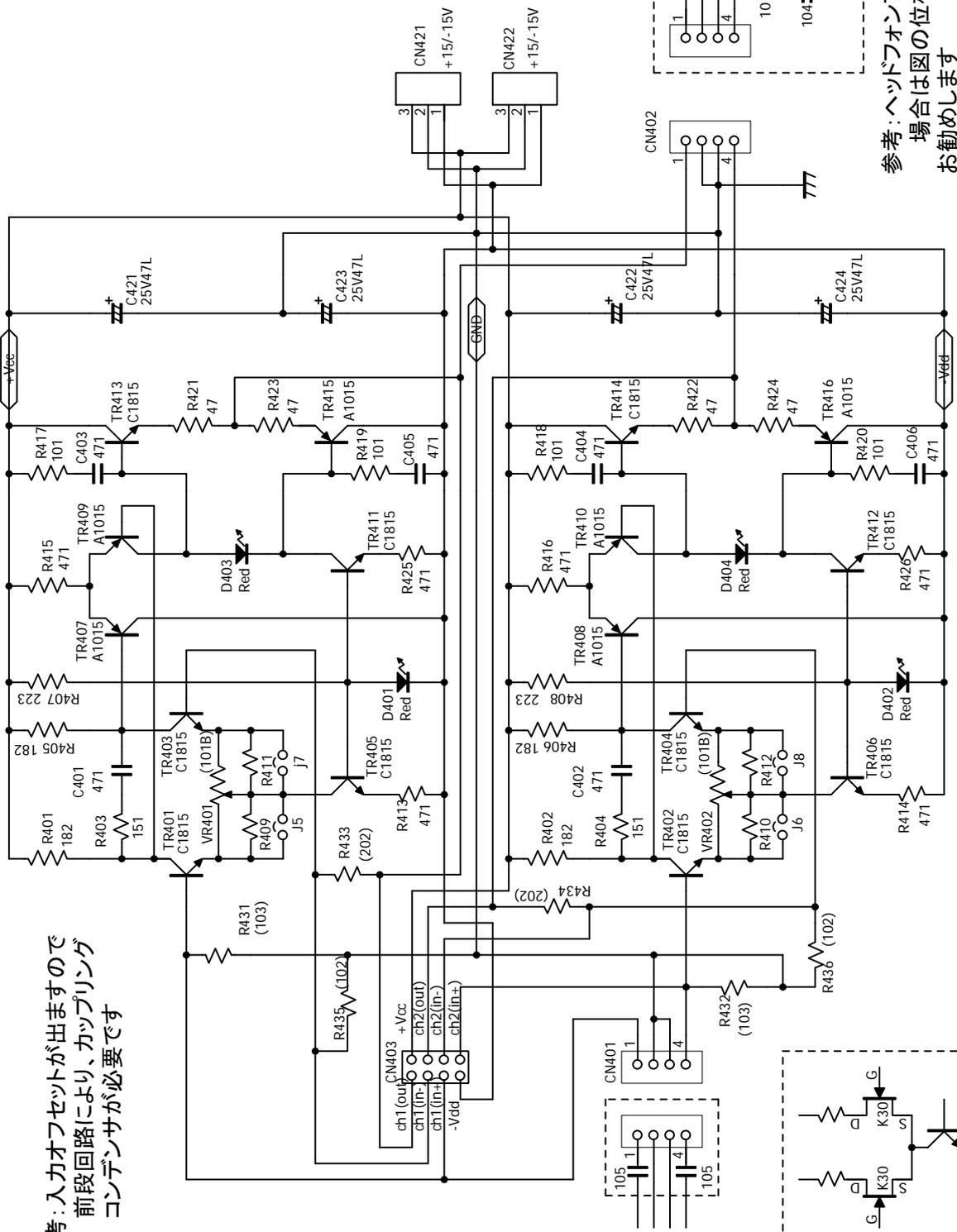
- ・設定部品の動作確認条件: 入力端子は600Ωショート、出力端子は47KΩ負荷、電源電圧±15V とします。
- ・次ページの回路図に記載ある部品で、R409/410/411/412、CN403、CN422は部品を同梱していません。
- ・次ページの回路図 点線内の参考回路部分も部品を同梱していません。

<参考: V1.1以降の基板>

- ・TR401/403, TR402/404のパターン部には、FET用の Gateランド がありますので、FETの足をクロスさせて使う場合にご利用ください。
- ・VR401/402には、多回転半固定VRが挿入可能です。 Bourns製 3296W型 に適応します。

ディスクリートAMP回路図

参考: 入力オフセットが出ますので
前段回路により、カップリング
コンデンサが必要です

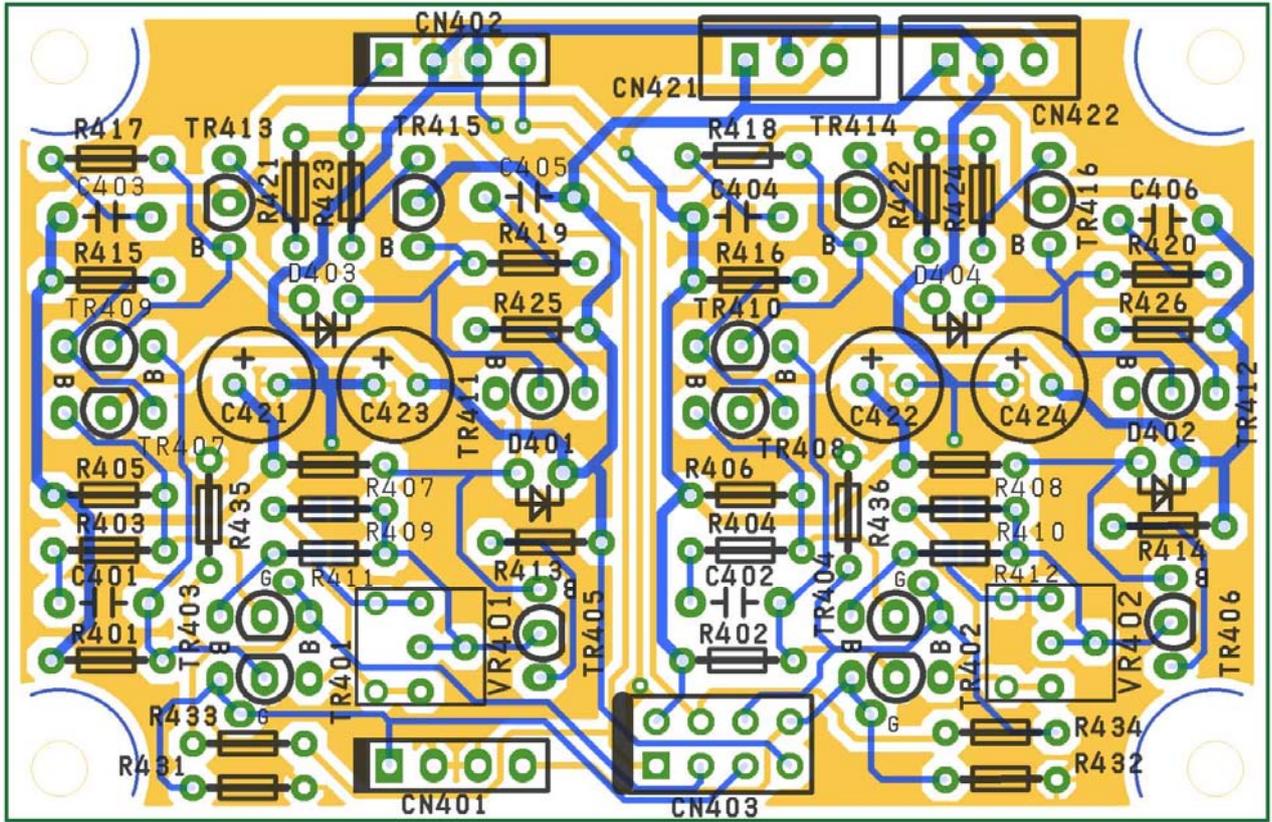


参考: ヘッドフォンアンプとして使用する
場合は図の位相補正回路の追加を
お勧めします

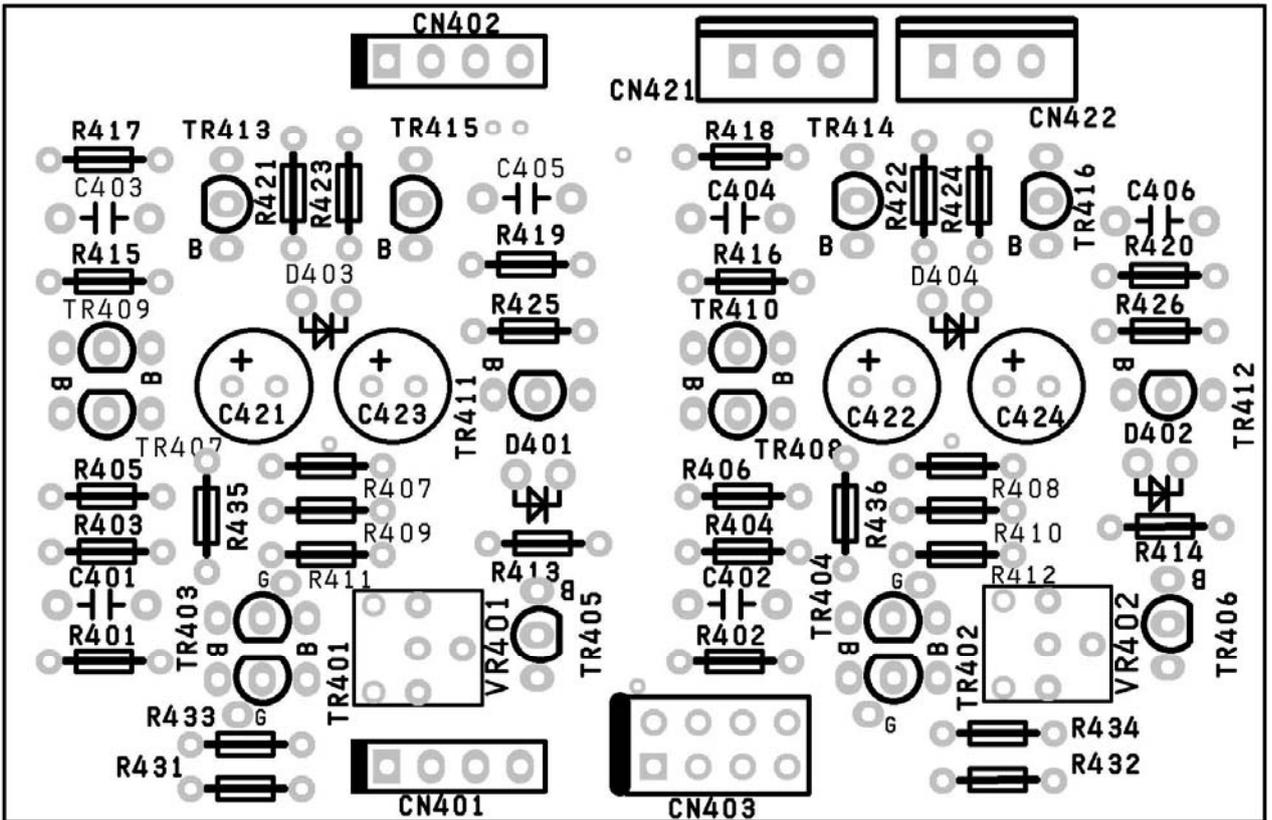
DC discrete amplifier V1.1 R8
2010.09.05. t.minobe/mi-take
2012.01.24. 基板V1.1 対応

初段にFET/2SK30等で足をクロスさせて
使うための Gateランドが基板に用意有り

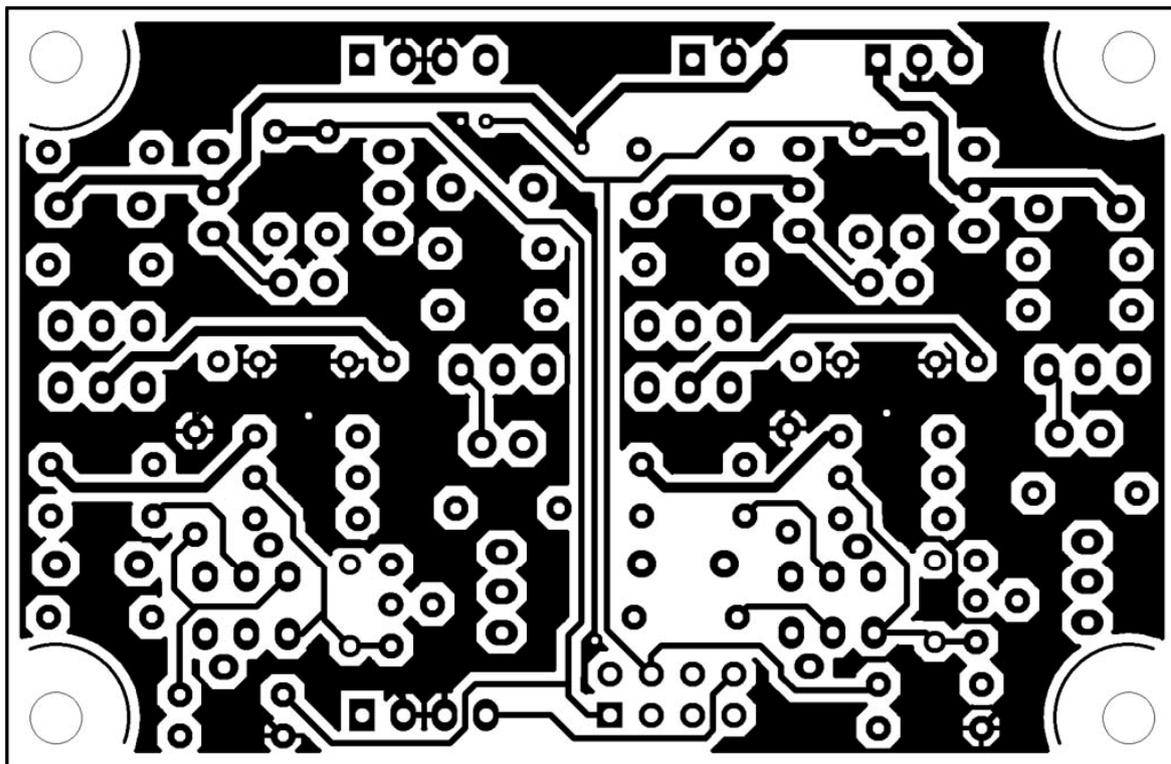
部品配置図



参考: 部品シルク

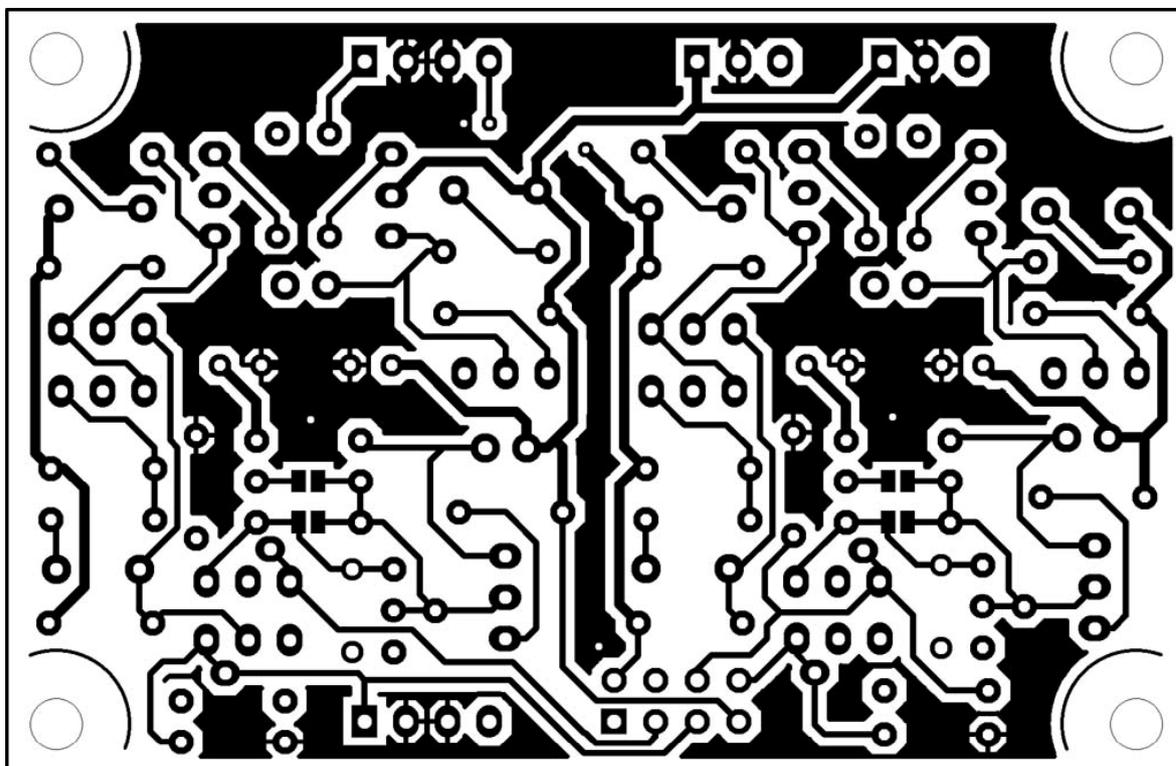


参考:部品面パターン



参考:半田面パターン

(注)半田面川から見たパターンになります



履歴
Rev.1.0 : 2011.02.25. 1st release
Rev.1.1:2011.3.4. 動作条件追記
Rev.1.2:2012.2.15. 基板改版V1.1
Rev.1.3:2015.2.03. 配線図EMF化、部品配置図等

性能改善のため予告無く仕様が変更になる場合があります。最新情報・関連技術情報を 下記 Mi-Take のホームページで提供しています。

<http://www.mi-take.biz>